① 特許出願公開

平1-140478 ⑫ 公 開 特 許 公 報 (A)

@Int_Cl.4

識別記号

庁内整理番号

△公開 平成1年(1989)6月1日

G 11 B 21/08

H-7541-5D

審査請求 未請求 発明の数 1 (全5頁)

速度制御系のオフセツト補正装置 69発明の名称

> 頭 昭62-300806 創特

願 昭62(1987)11月27日 四出

砂発 明 者 辻 \equiv

大阪府門真市大字門真1006番地 松下電器産業株式会社内

砂発 明 者

夫 義 福留

大阪府門真市大字門真1006番地 松下電器產業株式会社内

⑪出 願 人

松下電器産業株式会社

大阪府門真市大字門真1006番地

弁理士 中尾 敏 男 砂代 理 人

外1名

明

1、発明の名称

速度制御系のオフセット補正装置

- 2、特許請求の範囲
 - (1) 可動体を平行移動する駅動手段と、駆動手段 の移動速度を検出する速度検出器と、前記可動体 を平行移動する端面で停止させるための停止手段 と、前記速度検出器の信号を増幅する増幅手段 と、前記増幅手段の出力と比較して前記可動体を 移動させる電圧を発生する速度基準発生器と、前 記増幅手段の出力と速度基準発生器の出力とを比 校してその誤差を駆動手段に加える速度制御ルー **プと、前記増幅手段の出力とグランド電位等の基** 準電圧とを比較する電位比較器と、前記電位比較 器の出力に応じて前記増幅手段のオフセットが前 記基準電圧と等しくなるように補正電圧を発生す るオフセット補正回路とを備え、前記オフセット 施正回路を動作するに際して前紀速度基準発生器 の出力を操作して前記可動体を前記停止手段に押 えつけながら、前記速度検出器増幅手段のオフ

セットを補正するようにしたことを特徴とする連 度制御系のオフセット補正装置。

- (2) 停止手段に可動体が接触していることを検出 する修止検出手段を備えたことを特徴とする特許 請求の範囲第(1)項記載のオフセット装置。
- (3) 装置の主電源が投入されたときにのみ前記オ フセット補正装置を動作させるようにしたことを 特徴とする特許請求の範囲第(1)項または第(2)項記 メラスを表現 (2) 項記 被のオフセット補正装置。
- ・装置の温度を検出する温度検出器と、前記温 度検出器の出力を応じて一定温度毎のレベルを検 出する温度レベル検出器とを備え、前記温度レベ ル検出器の出力に応じて前記オフセット補正装置 を動作させることを複数とする特許額求の範囲第 (1)項または第(2)項記載のオフセット補正装置。
- 可動体を平行移動するどの位置においても停 止させるブレーキ手段を備え、オフセット補正回 路を動作させるに際して前記プレーキ手段により 可動体の動きを停止させるようにしたことを特徴 とする特許請求の範囲第(1)~(4)項のいずれかに記

建度制衍系の, 報のオフセット補正装置。

3、発明の詳細な説明

産業上の利用分野

本発明は、光ディスク接置のように光ヘッドを 特密に位置制御するためのリニアモータ等の移動 手段避度制御系のオフセット補正装置に関するも のである。

従来の技術

近年、光ディスク装置は、非接触で記録再生を 行ない、記録密度が高く、ランダムアクセスが容 易で高速であるといった特徴により、データファ イルや画像ファイルとしての利用提案が数多くな されている。

以下、図面を用いて、従来の光ディスク装置に おけるランダムアクセスについて簡単に説明す る。

第4図は、従来の光ディスク装置におけるランダムアクセス制御装置を示すものであり、1はディスクであり2のモータにより回転制御されている。3は光ヘッドであり、前述のディスクに信

トラックカウント回路であり、A点より入力される指令により、セットされ、前記トラックパルス検出器の出力により、所望のトラックとのトラック数の差を出力する。10はD/Aコンパータであり、トラックカウンタ回路9の出力に応じたアナグロ電圧を発生する。

11は比較器であり、速度アンプ6とD/Aコンパータ10の出力を比較し、所望のトラックと現在光へッド3が位置している点との差に応じた信号を検出し、スイッチ回路12、駆動回路13を通して、リニアモータ4を所望のトラックに高速で移動させるランダムアクセス制御系を構成している。

発明が解決しようとする問題点

しかしなから前述のような構成では、速度検出器5の微弱な信号を直旋成分も含めて、高いゲインで増幅する必要があり、アクセス距離や方向に関係なく、安定なアクセスを実現するためには建度アンプ6には、高いゲインと、低ドリフト、低オフセットという相反する要求があり、高価なも

号を記録再生するための光素子や、フォーカス・トラッキング等、サーボ装置が搭載されているが、ここでは詳述しない。 4 はリニアモータであり、前述の光ヘッドをディスクの半径方向に高速で移動する。

5は速度検出器であり、前述のリニアモータの移動速度を検出するために直旋磁界の中に配置されたコイル等で構成されている。6は速度アンプでり、前記速度検出器で検出された微弱な信号を増幅するものである。

7はトラッキング 誤差検出器であり、前記光 ヘッドの光束を所望のトラックに退従させるため の検出手段であり、トラックと光束の位置関係に 応じた電圧を発生する。この出力に応じて前記光 ヘッド内にあるトラッキング来子を制御しトラッ キングサーボ系を構成しているが、ここでは詳述 しない。

8はトラックパルス検出器であり、前述の光 ヘッドがトラックを横切る毎に、パルスを検出す るコンパレータ等で構成される回路である。9は

のとなったりボリュームによる調整を必要としていた。本発明は上記問題点に作み、前述のランダムアクセス制御に必要な精度の低ドリフト、低オフセットの速度制御系を簡単な構成で提供するものである。

問題点を解決するための手段

補正置として加算するという構成を備えたもので ある。

作 用

本発明は上記した構成により、完全に停止した 状態でオフセットを補正し、装置の傾斜や温度条件といった、周囲環境に左右されない理想的な速 度後出系を簡単な創成で実現するものである。

実 旅 例

以下、本発明の一実施例のオフセット補正設置について、図面を参照しながら説明する。第1図は本発明の第1の実施例示すものであり、第1図と監視するものはここでは説明を省く。

第1図において、14はメカニカルストッパーであり、リニアモータ4がその位置で停止するようにクッション材等で構成された停止機構である。15は停止検出器であり、マイクロスイッチやホトカブラ等の位置検出器等で構成され、リニアモータ4が停止位置にいることを、マイコン等のコントローラ21に伝達する。

16.17はA/Dコンパータであり、16は

とに若目したものであり、22は、温度センコントのであり、23は、その出力をA/D変換とココは限した。本の出力をA/D変換とココはほか一定量変化するごとに、前記オフセの場合と同じである。また、本のでは、リークをではなりである。また、本のでは、リーキングである。また、アーキングではなった。というではないである。というである。というではないではないではないである。

この他、コントローラ21の操作により、装置の電源投入時や、一定時間経過する毎に、前記オフセット動作を行なうよう、設定することも可能である。

また、本実施例の第1図では、可動体を停止装置であるストッパー14に押えつけるよう、第3図では、ソレノイドにより光へッドを固定するよう構成しているが、他のブレーキ装置を用いて、オフセット補正時に、リニアモータ4がディスク

速度アンプ 6 の出力を、1 7 はグランド電位等の基準電圧をディジタル化し、1 8 の演算装置に夫々入力され、その差に応じた出力が D / A コンパータ 1 9を介して、前述の建度アンプの前段にある加算器 2 0 に加算される。このループにより、コントローラ 2 1 は、A / D コンパータ 1 6 と 1 7 の出力が等しくなるまで、オフセット 補正 ひどんさせ、その補正動作の間中、D / A コンパータ 1 0 、スイッチ 1 2 を利用して、リニア モータ 4 が動かないよう、ストッパー 1 4 に 押えつけるという動作を続けている。

このことにより、速度アンプ 6 のオフセットは 係めて低く抑えられ、第 2 図にaに示す、ランダムアクセス時の方向による速度差 Δ V がほとんど ない安定で高精度なランダムアクセス時の速度波 形 b が得られ、ランダムアクセス時の位置特度を 係めて高いものにすることができる。

第3 図を用いて第2 の実施例の動作を説明する。一般に増幅回路のオフセットは、その周囲温度により左右され、その傾向はほぼ一定であるこ

と相対的に停止できるよう構成することも可能で ある。

また本例では、アナログ的に速度アンプのオフセットを補正する方法を述べたが、ディジタル的に取り込まれた速度信号を処理し、PWM等の出力でリニアモータに供給される場合も同様の効果を奏することができる。

また、本例は、光ディスク装置の速度制御系について述べたが、その他、特密な位置制御を要する分野の機器におけるオフセット補正装置にも充分応用できるものである。

発明の効果

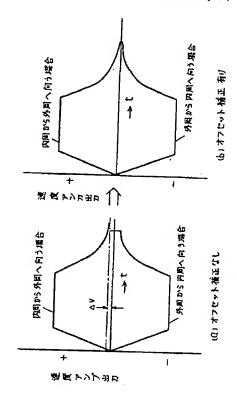
以上のように、本発明は、可動体を強制的に静止させると供に、その可動体の速度検出手段のオフセットをディジタル的に補正することにより、温度、傾斜、振動といった、外部の影響を受けることなく安定な位置制御を行なうための正確な速度検出装置を簡単な構成で提供しうるものである。また近年数多く発表されているA/Dコンパータ、D/Aコンパータ内蔵のマイクロコン

ピュータ等を利用することにより、極めて安価に 実現することができるものである。

4、図面の簡単な説明

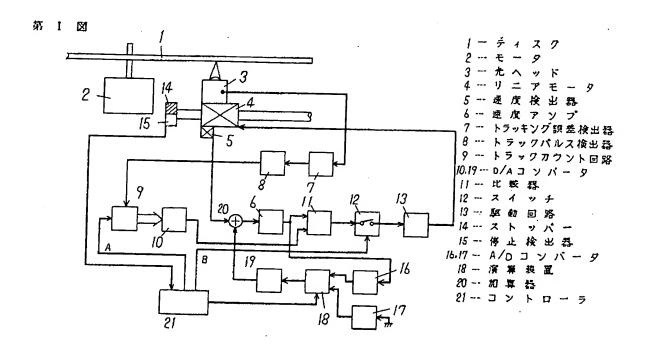
第1図は本発明の一実施例の速度制御系のオフセット補正装置のブロック図、第2図はその波形図、第3図は本発明の第2の実施例の速度制御系のオフセット補正装置のブロック図、第4図は従来例の光ディスク装置のブロック図である。

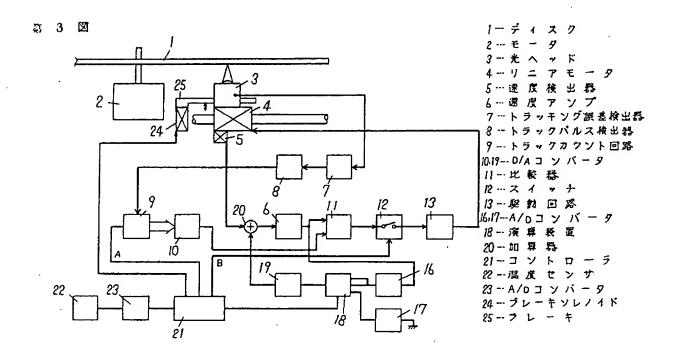
1 ……ディスク、2 ……モータ 3 ……光ヘッド、4 ……リニアモータ、5 ……速度検出器、6 ……速度アンプ、7 ……トラッキング誤差検出器、8 ……トラックバルス検出器、9 ……トラックバルス検出器、9 ……トラックバルス検出器、9 ……トラックバルス検出器、10 …… D / A コンパータ、1 1 ……比較器、12 ……スイッチ、13 ……停止検出器、16,17 ……A / D コンパータ、18 …… 液算装置、19 …… D / A コンパータ、20 …… 加算器、21 ……コントローラ、22 …… 加度を設定、21 ……コントローラ、22 …… 加力・23 …… A / D コンパータ、24 ……ブレーキソレノイド、25 ……ブレーキ。

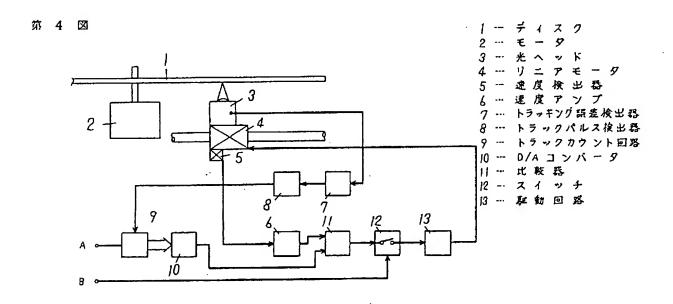


2

図







THIS PAGE BLANK (USPTO)